

## **ORSoc och AsiusTech ingår strategiskt partnerskap**

Mot en bakgrund av långt personligt samarbete har de båda företagen beslutat att forma ett partnerskap för att kunna erbjuda IP-teknologi baserat på öppen källkod (från OpenCores) och kostnadsrationalisering i kombination.

Expertisen inom ORSoC och AsiusTech kompletterar varandra mycket bra. ORSoC har en unik kompetens inom SoC-design, som även inkluderar FPGA- och ASIC-utveckling, baserat på IP-kärnor med öppen källkod. AsiusTech har en mycket lång erfarenhet av kostnadsoptimering av produkter.

ORSoc är ett av de främsta företagen som arbetar med FPGA- och ASIC-utveckling baserat på öppen källkod. Öppen källkod ger stora fördelar under hela livscykeln för en produkt med avseende på bl.a. kostnad, livslängd och leverantörsberoende.

AsiusTech kommer att bidra med sin expertis inom kostnadsoptimeringsprocesser och långa erfarenhet av analys, design och tillverkning av elektronikprodukter.

Partnerskapet syftar till att demonstrera den samlade styrkan hos de båda företagen för marknaden och även möjliggöra effektivt utnyttjande av projektresurser för kunderna.

“Det finns ett stort intresse för alternativ med öppen källkod just nu. Kostnadsreduktion är en viktig aspekt, men än viktigare är att vara oberoende av specifika komponenter/leverantörer för att försäkra sig om optimal kostnad under hela produktens livscykel. Tillsammans med AsiusTech kan vi erbjuda kunden ett större åtagande med optimering av den totala produktkostnaden och tillverkningsprocessen”, säger Johan Rilegård, ORSoC.

“Vi anser att partnerskapet med ORSoC är mycket lämpligt när vi söker efter kostnadseffektiva ASIC- och FPGA-lösningar. Vi förväntar oss att våra kunder vill ha ökat leverantörsberoende, stöd för utgående processorer och kort implementeringstid”, säger Håkan Dahlbom, AsiusTech.

### **Om AsiusTech**

AsiusTech har lång erfarenhet av Value Engineering från en av de största kontraktstillverkarna i världen. Företaget erbjuder elektronikdesign med kostnadsoptimering som specialitet. Med bakgrund från högvolymprodukter och kostnadsreduktionsstudier av allt mellan telekom- och konsumentprodukter kan AsiusTech hjälpa sina kunder med att öka eller bibehålla deras marginaler.

### **Om ORSoC**

ORSoc är ett konsultbolag med stor expertis inom FPGA- och ASIC-utveckling. Vi har lång erfarenhet av komplexa SoC-designs, inkluderat FPGA- och ASIC-utveckling. ORSoC äger och driver OpenCores (världens största site inom utveckling av IP-kärnor med öppen källkod för hårdvara). ORSoC har unik kunskap och erfarenhet av SoC-design baserad på IP-block med öppen källkod. Tack vare proprietära designverktyg kan vi garantera flexibla och snabba projekt oavsett designens komplexitet.

### **AsiusTech presskontakt:**

Håkan Dahlbom  
VD, Asius Hardware Technology AB  
Tel: +46 733 67 5118, [hakan.dahlbom@asiustech.com](mailto:hakan.dahlbom@asiustech.com)

### **ORSoc presskontakt:**

Johan Rilegård  
VD, ORSoC AB  
Tel: +46 70 824 80 30, [johan.rilegard@orsoc.se](mailto:johan.rilegard@orsoc.se)